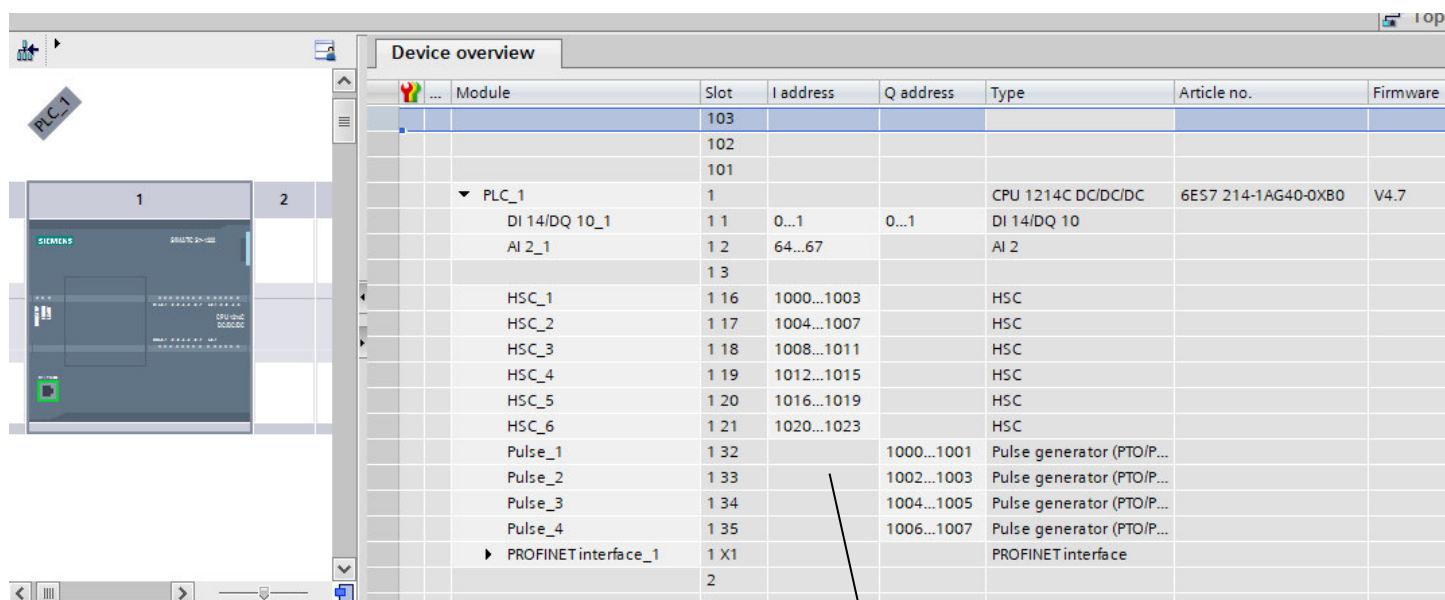


Budowa pamięci sterownika PLC.

Gdzie znajdziesz informacje o wielkości pamięci sterownika:

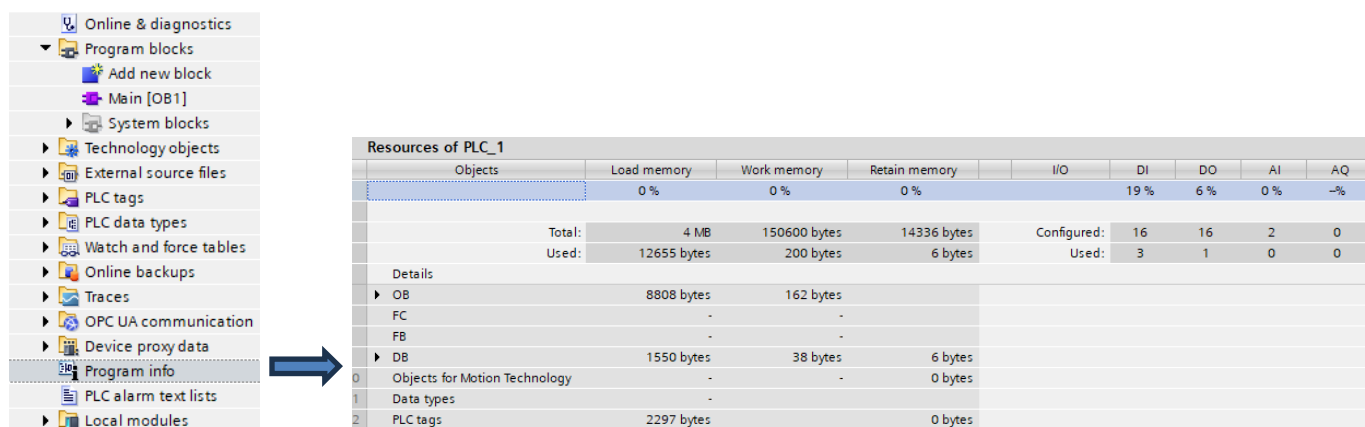
W oprogramowaniu TIA dla sterowników SIEMENS informacje o sterowniku możesz odczytać właściwości zainstalowanego sterownika w projekcie.



Module	Slot	I address	Q address	Type	Article no.	Firmware
PLC_1	103					
	102					
	101					
CPU 1214C DC/DC/DC	1			CPU 1214C DC/DC/DC	6ES7 214-1AG40-0XB0	V4.7
DI 14/DQ 10_1	1 1	0...1	0...1	DI 14/DQ 10		
AI 2_1	1 2	64...67		AI 2		
	1 3					
HSC_1	1 16	1000...1003		HSC		
HSC_2	1 17	1004...1007		HSC		
HSC_3	1 18	1008...1011		HSC		
HSC_4	1 19	1012...1015		HSC		
HSC_5	1 20	1016...1019		HSC		
HSC_6	1 21	1020...1023		HSC		
Pulse_1	1 32		1000...1001	Pulse generator (PTO/P...		
Pulse_2	1 33		1002...1003	Pulse generator (PTO/P...		
Pulse_3	1 34		1004...1005	Pulse generator (PTO/P...		
Pulse_4	1 35		1006...1007	Pulse generator (PTO/P...		
PROFINET interface_1	1 X1			PROFINET interface		

Adresy komórek pamięci obsługujących sprzętowe liczniki , porty analogowe i wyjścia impulsowe

Informacje dotyczące zajmowanej pamięci i wielkości wykonywanego programu odczytać możemy po stworzeniu projektu w sekcji **Program info** na drzewie projektu.



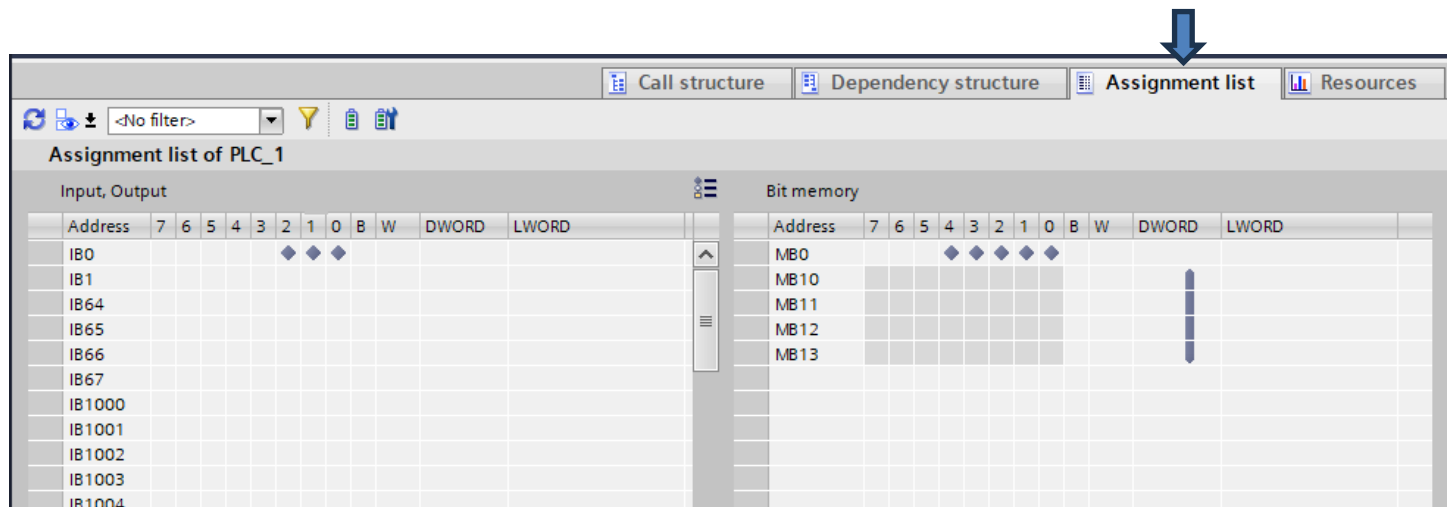
Objects	Load memory	Work memory	Retain memory	I/O	DI	DO	AI	AQ
	0 %	0 %	0 %		19 %	6 %	0 %	~%
Total:	4 MB	150600 bytes	14336 bytes	Configured:	16	16	2	0
Used:	12655 bytes	200 bytes	6 bytes	Used:	3	1	0	0
Details								
OB	8808 bytes	162 bytes						
FC	-	-	-					
FB	-	-	-					
DB	1550 bytes	38 bytes	6 bytes					
0 Objects for Motion Technology	-	-	0 bytes					
1 Data types	-	-	-					
2 PLC tags	2297 bytes	-	0 bytes					

Badanie kolizji w pamięci sterownika:

Błędne przypisanie komórek pamięci na jakich będą działały zmienne w naszym projekcie nie wywoła błędów kompilacji

programu, ale może spowodować nie przewidywalne działanie naszego programu. Warto więc po wprowadzeniu zmiennych do tablicy TAGÓW sprawdzić czy nasze zmienne nie dzielą tych samych obszarów pamięci.

W sekcji **Program info** przejdź na zakładkę **Assignment list**.



W sposób graficzny przedstawione są tam obszary zajmowane przez zmienne w projekcie.

Oznaczenia w obszarze pamięci:

- I** - obszar wejść
- Q** - obszar wyjść
- M** - obszar pamięci wewnętrznej

- B** – bajt (8 bitów)
- W** – word (2 Bajty – 16 bitów)
- D** – Dword (4 Bajty – 32 bitów)
- L** – Lword (8 Bajty – 64 bitów)